

MCP4207LADJ—低压差线性稳压器

一、概述

MCP4207LADJ 是一款单片集成低压差电压调节器，其专为需要极低静态电流应用设计的，典型负载电流 70mA。该器件采用 SOT89-5L 表面粘贴封装，用于为严酷汽车环境下的 MCU 系统供电，因此具备额外的过载，短路和过温保护。当然 MCP4207LADJ 也可以用在其他任何需要稳定电压的场合。

在 $3.6V < V_{SP} < 60V$ 范围内的输入电压被调节成精度为 1% 的输出电压 V_{out} ，MCP4207LADJ 输出电压可调（具体参考公式 5.1）。

二、特性

- 输出电压精度 $\leq \pm 1\%$
- 最大持续输出电流 150mA
- 超低关断电流 $< 1\mu A$
- 静态电流 30 μA
- 过温与短路保护
- 通过 AEC-Q100 认证，适用于汽车电子
- RoHS



三、引脚描述

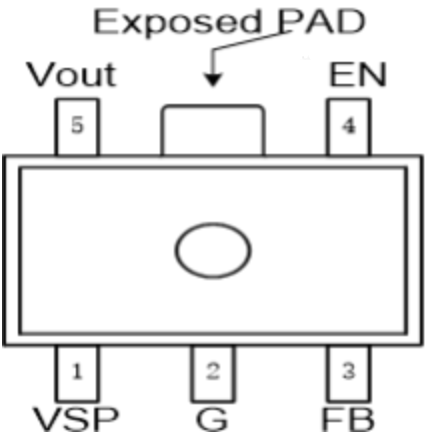


图3-1 MCP4207LADJ管脚配置图

表3.1 引脚定义和功能

管脚	符号	功 能
1	VSP	电源输入端
2	G	地
3	FB	反馈端
4	EN	使能端
5	Vout	输出端

四、电路描述

芯片内部的控制运放将由电阻调节的高精度参考电压和一个与输出电压成正比的电压相比较，并通过一个缓冲器来驱动串联 MOS 管的栅极。负载电流的限流控制单元可防止功率元件过饱和，该芯片额外具备过载和过温保护。

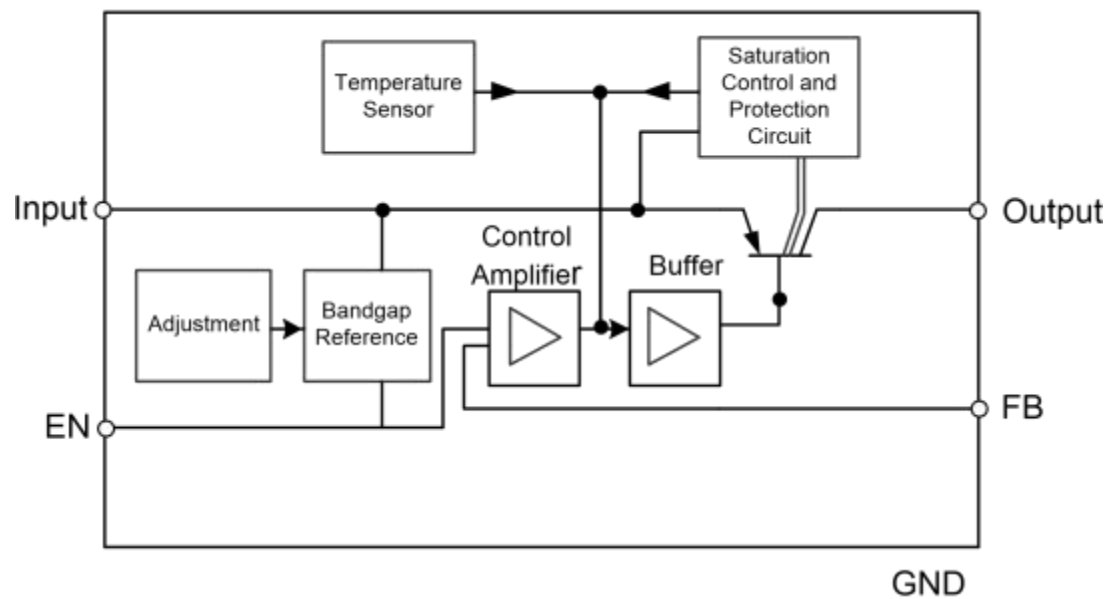


图 4-1 MCP4207LADJ 模块框图

表 4.1 绝对最大额定值

T_j= -40℃到 150℃。如无特殊说明，所有电压均相对于地。

参 数	符 号	极 限 值		单 位	说 明
		最小值	最大值		
输入电压	VSP	-0.3	60	V	
使能电压	VEN	-0.3	60	V	
反馈电压	VFB	-0.3	7	V	
输出电压	VOU	-0.3	60	V	
温度	T _j	-40	150	℃	结温
	T _{stg}	-40	150	℃	存储温度
热阻	R _{thj-a}		100	K/W	SOT89-5L
ESD 耐压	VESD-HBM	-2000	2000	V	人体放电模型
	VESD-CDM	-1000	1000	V	元件充电模型

1) ESD耐压人体放电模型依据JESD22-A114

2) ESD耐受电压元件充电模型依据JESD22-C101E

表4.2 电气特性

如无特别说明, $V_{SP} = 13.5V$, $T_a = 25^{\circ}C$

参 数	符 号	极限值			单位	备 注
		最小	典型	最大		
工作电压	VSP	3.6	13.5	60	V	MCP4207LADJ
使能开启阈值	EN_ON		1.25		V	$1mA < I_{out} < 150mA$; $3.6V < V_{SP} < 60V$
使能迟滞电压	EN_Hys		0.3		V	
输出电压	Vout	1.25		45	V	$1mA < I_{out} < 150mA$; $3.6V < V_{SP} < 60V$
输出电流 极限值	Ilim	200	300	400	mA	
静态电流	Iq1		0.9	2	uA	EN=0V
	Iq2		30	50	uA	EN=5V, $I_{out} = 1mA$
压降	Vdr		0.3	0.5	V	$I_{out} = 100mA$
输入电压调整 率	Regline		2	10	mV	$6.0V < V_{SP} < 60V$ $I_{out} = 1.0mA$
负载调解率	Regload		8.0	30	mV	$1.0mA < I_{out} < 100mA$
电源抑制比	PSRR		70		dB	$f_r = 100Hz$; $V_r = 0.5V_{pp}$
输出电容	CQ	2.2			uF	$ESR \leq 4\Omega @ 10KHz$

Note: 压降 $V_{dr} = V_{SP} - V_{out}$ (稳压器将输出电压维持在其额定值上下100mV

之内所需的输入电压与输出电压差额的最小值)

五、应用信息

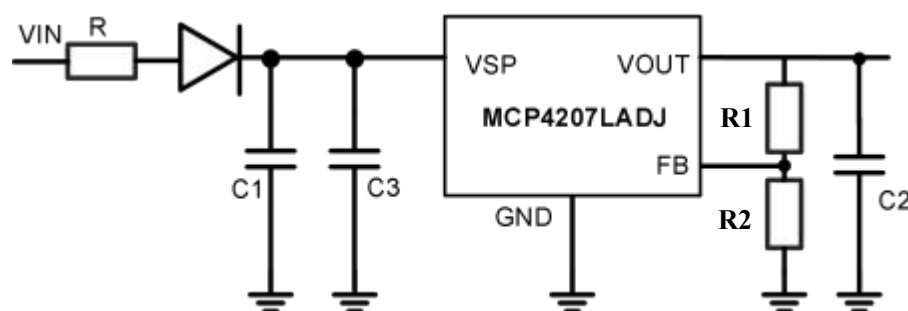


图 5-1 MCP4207LADJ 应用电路

1) MCP4207LADJ 的输出电压经过分压后与典型值为 1.25V 的内部参考电压相比较, 将 $3.6V < V_{SP} < 60V$ 范围内的输入电压调节为输出精度为 1% 的输出电压 V_{out} , 输出电压计算公式如下:

$$V_{out} = 1.25 \bullet (R1 + R2)/R2 \quad 5.1$$

2) 图 5-1 给出了一种典型应用电路。为了确保控制环稳定, MCP4207LADJ 输出端需要一个容值至少 2.2 μ F、ESR 最大不超过 4R 的输出电容, 其中钽电容和多层陶瓷电容都合适。

3) 为了补偿走线影响, 调节器输入端需要有输入电容 (推荐 100nF 的陶瓷电容)。输入电容 C1 串联一个大约 1R 的电阻可以抑制任何因输入电感和输入电容引起的振荡。

4) 为了缓冲电源线影响, 可在图 5-1 所示的应用电路中的输入端增加了一个 470 μ F 的电解电容 C3。特别是器件由几米长的电源线供电, 则推荐增加该电容。

六、典型特性曲线

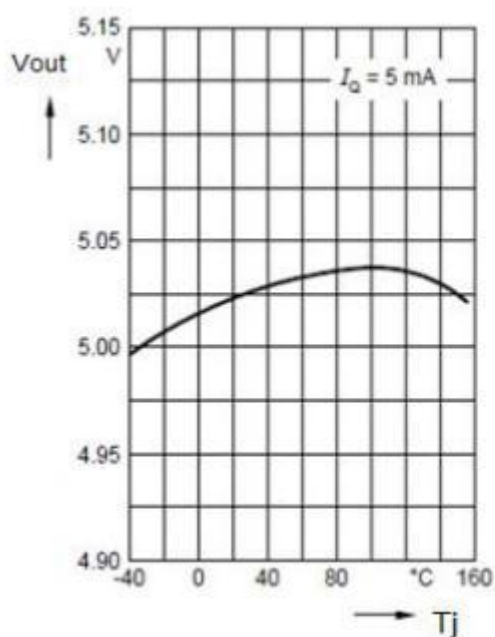


图6-1 输出电压VS结温

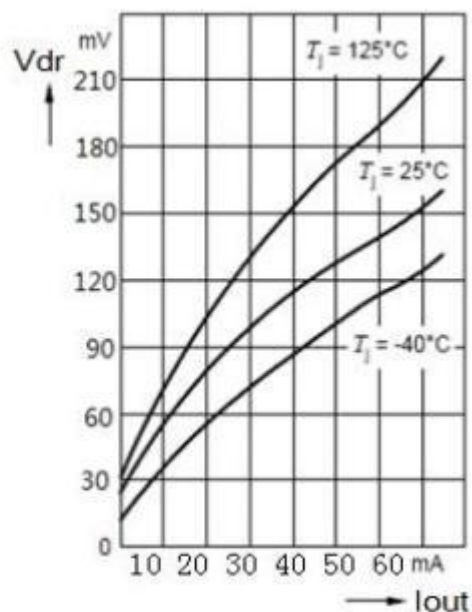


图6-2 压差VS输出电流

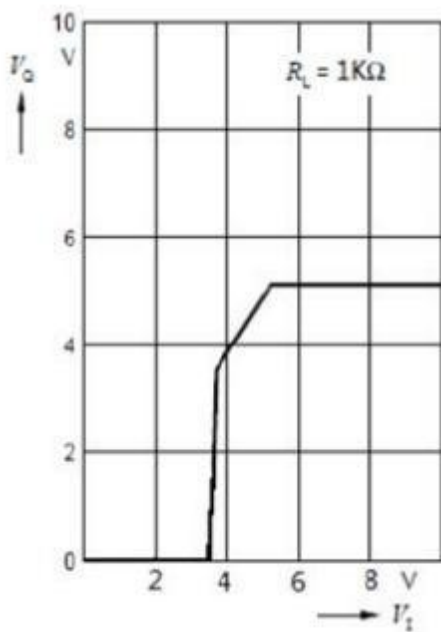


图6-3 输出电压VS输入电压

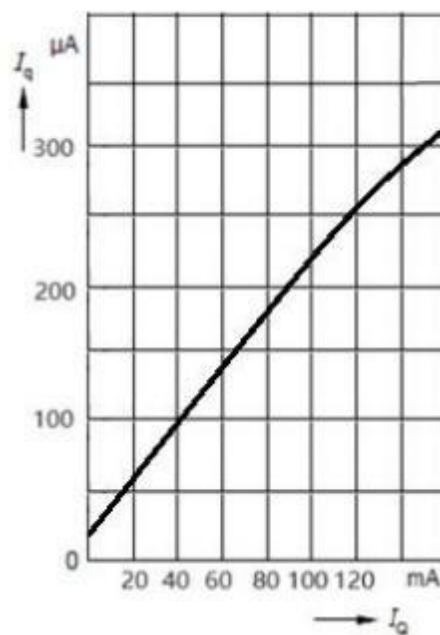
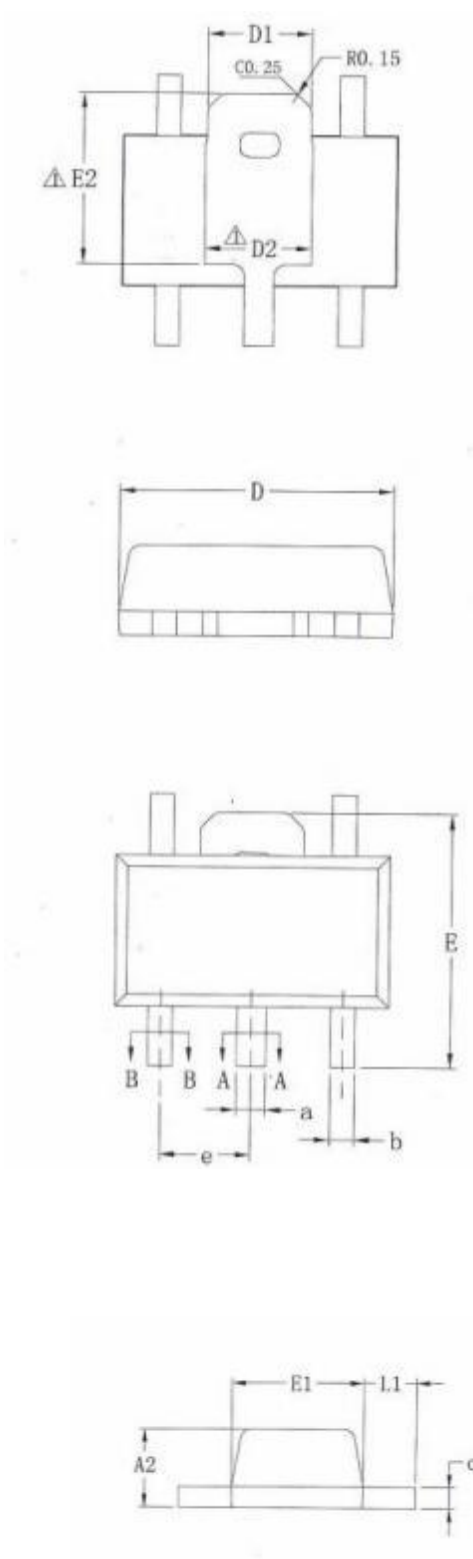


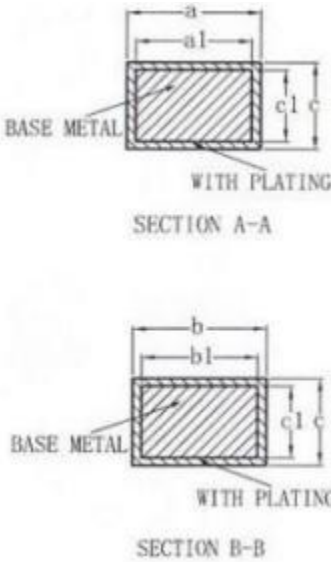
图6-4 静态电流VS输出电流

七、封装信息

SOT89-5L封装尺寸



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A2	1.40	1.50	1.60
b	0.38	—	0.46
b1	0.37	0.40	0.43
c	0.38	—	0.42
c1	0.37	0.38	0.39
a	0.46	—	0.56
a1	0.45	0.48	0.51
D	4.40	4.50	4.60
D1	1.62	—	1.83
E	3.95	—	4.25
E1	2.40	2.50	2.60
e	1.50BSC		
L1	0.89	—	1.20



八、订购信息

订购信息

型 号	封 装	输出电压	包装信息
MCP4207LADJ	SOT89-5L	可调	1000pcs/Tape&Reel